

FECHAS	TEMAS	ACTIVIDADES
4 a 17 de Octubre	Tema 1: Exigencias Computacionales del Procesamiento Digital de la Información. (0,7 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
18 a 26 de Octubre.	Tema 2: Lógica Combinacional (I): Funciones Aritmético-Lógicas (0,7 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
27 de Octubre a 3 de Noviembre.	Tema 3: Lógica Combinacional (II): Ruta de Datos (0,7 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
3 de Noviembre	Publicación de los enunciados de la Primera Actividad Evaluable en el Curso Virtual Publicación de los criterios de evaluación de las Actividades Evaluables en el Curso Virtual	
4 a 13 de Noviembre.	Tema 4: Lógica Combinacional Progr. (0,5 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas)
14 a 23 de Noviembre	Tema 5: Exigencias Computacionales de la Lógica Secuencial: Circuitos Biestables (0,8 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
29 de Noviembre	Entrega de la 1ª Actividad Evaluable: Diseño en Lógica Combinacional	
30 Nov. a 10 de Diciembre	Tema 6: Introd. al Diseño Secuencial: Contadores y Registros (0,8 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
11 a 20 de Diciembre	Tema 7: Temporizadores y Relojes (0,8 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
18 de Diciembre	Publicación de las notas de la Primera Actividad Evaluable en el Curso Virtual Publicación de los enunciados de la Segunda Actividad Evaluable en el Curso Virtual	
21 a 31 de Diciembre.	Tema 8: Memorias RAM y CAM (0,5 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas)
1 a 9 de Enero	Tema 9: Memorias de Acceso Secuencial (0,5 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas)
13 de Enero	Entrega de la 2ª Actividad Evaluable: Diseño en Lógica Secuencial	
26 de Enero	Publicación de las Notas de la Segunda Actividad Evaluable en el Curso Virtual	
28 de Enero a 2 de Feb. 11 a 16 de Febrero	Primera Semana de Exámenes Segunda Semana de Exámenes	PRUEBAS PRESENCIALES