

CRONOGRAMA DE ESTUDIO DE FUNDAMENTOS DE SISTEMAS DIGITALES CURSO 2011/2012:

FECHAS	TEMAS	ACTIVIDADES
6 a 19 de Octubre	Tema 1: Exigencias Computacionales del Procesamiento Digital de la Información. (0,7 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
20 a 28 de Octubre.	Tema 2: Lógica Combinacional (I): Funciones Aritmético-Lógicas (0,7 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
29 de Octubre a 5 de Noviembre.	Tema 3: Lógica Combinacional (II): Ruta de Datos (0,7 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
5 de Noviembre	El Equipo Docente publica en el Curso Virtual (CV) los enunciados de la 1ª Actividad Evaluable El Equipo Docente publica en el CV los criterios de evaluación de las Actividades Evaluables	
6 a 15 de Noviembre.	Tema 4: Lógica Combinacional Progr. (0,5 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas)
16 a 25 de Noviembre	Tema 5: Exigencias Computacionales de la Lógica Secuencial: Circuitos Biestables (0,8 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
1 de Diciembre	Entrega de la 1ª Actividad Evaluable: Diseño en Lógica Combinacional	
2 a 12 de Diciembre	Tema 6: Introd. al Diseño Secuencial: Contadores y Registros (0,8 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
13 a 22 de Diciembre	Tema 7: Temporizadores y Relojes (0,8 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas y de simulación)
20 de Diciembre	Los Tutores publican en el CV las notas de la 1ª Actividad Evaluable El Equipo Docente publica en el CV los enunciados de la 2ª Actividad Evaluable	
23 Dic a 2 de Enero.	Tema 8: Memorias RAM y CAM (0,5 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas)
3 a 11 de Enero	Tema 9: Memorias de Acceso Secuencial (0,5 ETCS)	-Estudio del contenido teórico -Resolución de actividades no evaluables (teórico-prácticas)
15 de Enero	Entrega de la 2ª Actividad Evaluable: Diseño en Lógica Secuencial	
30 de Enero	Los Tutores publican en el CV las Notas de la 2ª Actividad Evaluable	
30 de Enero a 4 de Feb. 13 a 17 de Febrero	Primera Semana de Exámenes Segunda Semana de Exámenes	PRUEBAS PRESENCIALES

NOTA: El *tema 10* no se incluye en el cronograma por considerarlo de carácter informativo y, por tanto, *no es objeto de examen*.