CIRCUITOS SECUENCIALES

1. Introducción a los autómatas finitos

Circuito secuencial = las salidas dependen del estado de las entradas en el instante *t* y del estado de las salidas en el instante *t-1*

- Espacio de entradas (X = x1, x2)

Espacio de estados (S = S1, S2)

Espacio de salidas (Y = y1, y2, y3)

 Ley de producción de nuevos estados a partir de las entradas y del estado anterior.

 Ley de producción de salidas a partir de las entradas y del estado anterior.

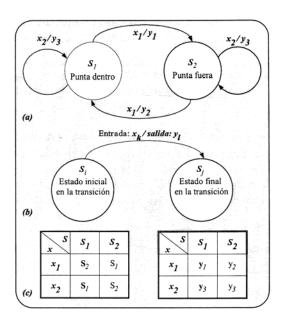
Entidades de un circuito secuencial

COMPORTAMIENTO DEL SISTEMA DE UN BOLÍGRAFO

 $x1 = 1 \Rightarrow$ pulsar bolígrafo $x2 = 0 \Rightarrow$ bolígrafo sin pulsar

S1 = punta dentro S2 = punta fuera

y1 = sale la punta y2 = entra la punta y3 = no se mueve

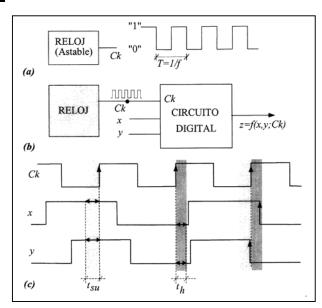


(a) Diagrama de transición de estados del sistema-bolígrafo. (b) Ley general de representación de las transiciones entre estados indicando en el arco que los une la entrada que provoca la transición y la salida que se produce como consecuencia de esa entrada y de esa transición. (c) Tablas de producción de salidas y nuevos estados.

2. Comportamiento síncrono asíncrono

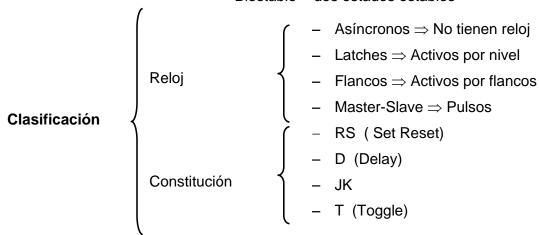
Asíncrono = cambia al cambiar las entradas.

Síncrono = cambia al cambiar las entradas y cumplir una condición de reloj (onda cuadrada).

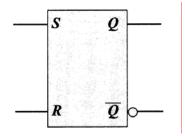


3. Biestables

Biestable = dos estados estables

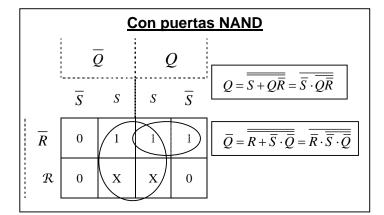


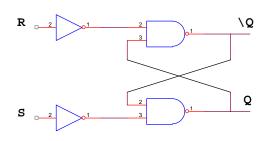
RS (Reset-Set) asíncrono

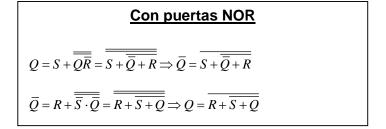


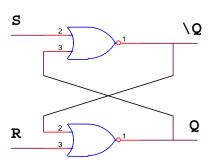
	Q_{n+1}	Q_n	S	R
1	0	0	0	0
1	1	1	0	0
l	1	0	1	0
l	1	1	1	0
	0	0	0	1
	0	1	0	1
١.	?	0	1	1
۱ '	?	1	1	1
10/0	00,			

	R	S	Q_{n+1}	
	0	0	Qn	
	0	1	1	
	1	0	0	
	1	1	?	
(e)				
		01/1		
0			1	
1		/		00,01/1
0-	0	(Q=1	
7 -	.)	(1	.)
		`	<u></u>	
	_			
		10/0		

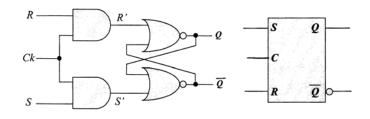


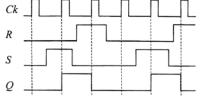






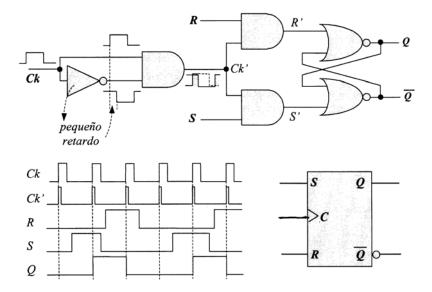
RS síncronizada por nivel



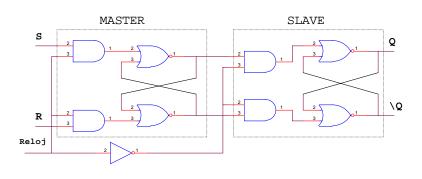


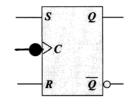
Ck	R	S	Q_{n+1}
0	х	х	Q_n
1	0	0	Q_n
1	0	1	1
1	1	0	0
1	1	1	No permitido

RS síncronizada por flanco



RS Master-Slave

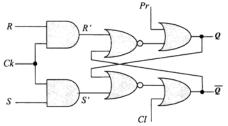




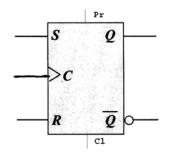
Reloj	S	R	Q
Nivel	X	X	Q_{t-1}
\rightarrow	1	0	1
\rightarrow	0	1	0
\downarrow	0	0	Q_{t-1}
\downarrow	1	1	Imposible

Con el nivel alto del reloj cambia la maestra y con el bajo la esclava.

RS sincronicada con Preset y Clear



Q_{n+1}	S	R	Ck	CI	Pr
0	х	х	х	1	0
1	x	x	x	0	1
No permitido	х	x	х	1	1
Qn	х	x	0	0	0
Q_n	0	0	1	0	0
1	1	0	1	0	0
0	0	1	1	0	0
No permitido	1	1	1	0	0



D (Delay)

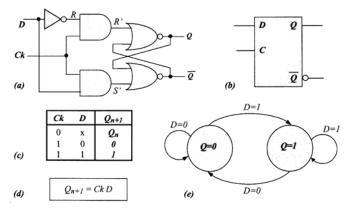
D ⇒ Delay = Retardo

D = báscula RS con las dos entradas R y S unidas mediante una inversión

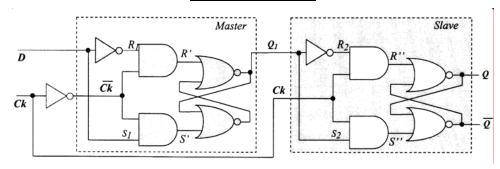
No existe la báscula D asíncrona.

El valor de la entrada D se carga en la báscula cuando hay impulso de reloj. Uso principal = elemento básico de memoria donde Clk= Write

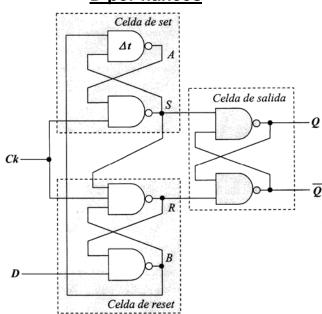
D Síncrona por nivel



D Master-Slave



D por flancos

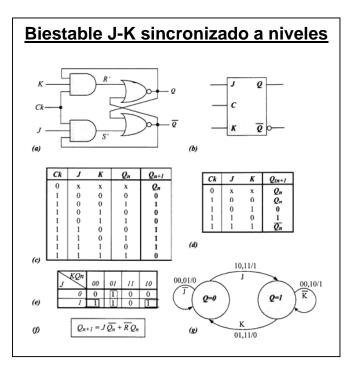


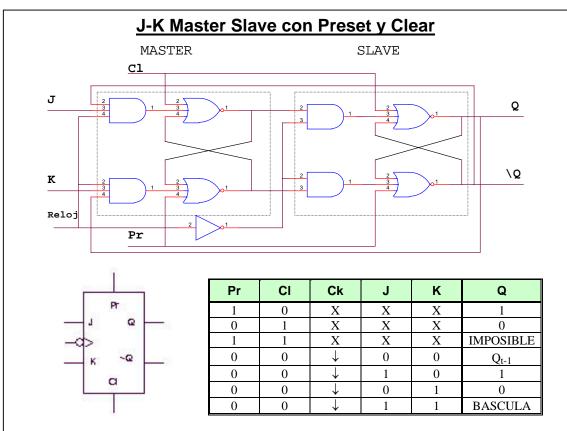
Página 5

Básculas JK

JK = báscula RS pero cuando las dos entradas R y S tienen nivel lógico "1" la salida cambia de estado (bascula).

No existe la báscula JK asíncrona.



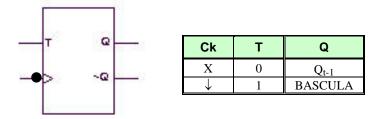


Básculas T (Toggle)

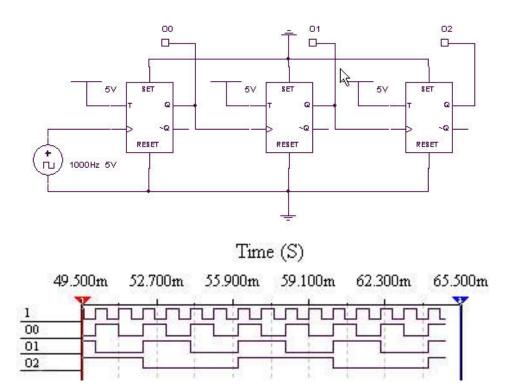
Igual que la JK pero siempre con la dos entradas (J y K) unidas formando la entrada T ⇒

- T=0 la báscula no cambia
- T=1 la báscula bascula continuamente.

Cuando la entrada T está a 1 se comporta como un divisor de la frecuencia de reloj entre 2.



Se utiliza para configurar contadores asíncronos

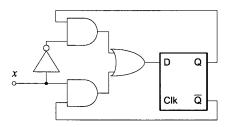


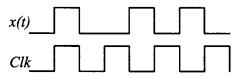
Análisis y síntesis de circuitos secuenciales

Ejercicios:

E.8.2. Dibujar el diagrama de transición de estados y producción de salidas, las tablas de transición y la expresión lógica de las funciones f y g para el circuito secuencial de la figura.

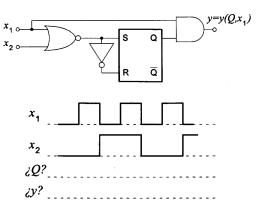
Obsérvese que ahora hay realimentación desde la salida y por consiguiente a la entrada se calculan funciones de x(t) y Q(t) pero Q(t) procede de los valores de D en $(t-\Delta t)$. Si el biestable D se dispara a subidas dibujar la evolución temporal de la señal en Q cuando en la entrada x(t) y en el reloj Ck, aparecen las siguientes señales:





E.8.1. Dibujar el diagrama de transición de estados, las tablas de transición y la expresión lógica de las funciones de producción de estados y de salidas (f y g) para el circuito secuencial de la figura, suponiendo que el biestable está en baja.

¿Cuál sería la secuencia de salida en y=y(Q,x1), si a la entrada aparece la siguiente secuencia?



E.8.4. Sintetizar usando biestables D y las puertas lógicas necesarias los siguientes autómatas finitos de dos y cuatro estados

